



UNIVERSITÀ  
degli STUDI  
di CATANIA



Ministero dell'Università e della Ricerca

Area della Ricerca  
Ufficio Borse di Ricerca

## IL RETTORE

- Visto il bando di concorso, emanato con D.R. n. 4782, registrato in data 07.11.2024, per titoli, per il conferimento di n. 8 (otto) borse di studio per ricerca, ciascuna della durata di 4 mesi e dell'importo di euro 4.000,00 (euro quattromila/00), per studenti dell'Università degli Studi di Catania iscritti al corso di laurea magistrale in Ingegneria Informatica (LM-32) oppure al corso di laurea magistrale in Communication Engineering (LM-27) oppure al corso di laurea magistrale in Automation Engineering and Control of Complex Systems (LM-25), interessati a partecipare all'attività sulla tematica *Studio, implementazione e valutazione di soluzioni per l'integrazione di driver e stack protocollari su piattaforme embedded con sistemi operativi real-time per applicazioni ferroviarie*, relativa al progetto di ricerca "Specificazione progettazione e realizzazione di componenti HW e SW per Sistemi Embedded" con riferimento a Specifica Tecnica RFI "Fornitura di uno stack protocollare TCP/IP per architetture ARM e realizzazione di driver e di un'ambiente di test per architetture Intel x86/64" e all'ordine al supero prot. RFI-SVS.RS\A0011\P\2023\0000398 del 15/05/2023, accettato dall'Ateneo in data 03.07.2023 vista la positiva delibera del Consiglio di Dipartimento di Ingegneria Elettrica, Elettronica e Informatica del 12 giugno 2023, nell'ambito dell'Accordo Quadro dei "Sistemi Embedded per applicazioni ferroviarie" tramite Rubrica DAC n. 201/2021– CIG: 8274991299", da svolgersi presso il Dipartimento di Ingegneria Elettrica, Elettronica e Informatica;
- vista la nota prot. n. 382065 del 04.12.2024, con la quale il Direttore del Dipartimento di Ingegneria Elettrica, Elettronica e Informatica ha nominato la Commissione esaminatrice del concorso per l'assegnazione delle predette borse di studio;
- visto il verbale n. 1 del 06.12.2024, prot. n. 385360 del 09.12.2024, con il quale la Commissione esaminatrice ha formulato la relativa graduatoria di merito;
- visto il decreto del Ministero dell'Istruzione, dell'Università e della Ricerca n. 800 del 19 settembre 2019, assunto al protocollo di Ateneo n. 13798 in pari data, con il quale il prof. Francesco Priolo è stato nominato Rettore dell'Università degli Studi di Catania per sei anni a decorrere dalla data dello stesso decreto;
- visti i DD.RR. n. 2961 del 8.10.2019 e n. 3412 del 05.11.2019, che attribuiscono al Delegato alla Ricerca dell'Ateneo, Prof. Salvatore Baglio, la delega alla firma dei relativi atti e provvedimenti;
- tutto ciò premesso;

## DECRETA

**Art. 1** – È emanata la seguente graduatoria di merito degli idonei del concorso, per titoli, per il conferimento di n. 8 (otto) borse di studio per ricerca, ciascuna della durata di 4 mesi e dell'importo di euro 4.000,00 (euro quattromila/00), per studenti dell'Università degli Studi di Catania iscritti al corso di laurea magistrale in Ingegneria Informatica (LM-32) oppure al corso di laurea magistrale in Communication Engineering (LM-27) oppure al corso di laurea magistrale in Automation Engineering and Control of Complex Systems (LM-25), interessati a partecipare all'attività sulla tematica *Studio, implementazione e valutazione di soluzioni per l'integrazione di driver e stack protocollari su piattaforme embedded con sistemi operativi real-time per applicazioni ferroviarie*, relativa al progetto di



ricerca “Specificazione progettazione e realizzazione di componenti HW e SW per Sistemi Embedded” con riferimento a Specifica Tecnica RFI “Fornitura di uno stack protocollare TCP/IP per architetture ARM e realizzazione di driver e di un’ambiente di test per architetture Intel x86/64” e all’ordine al supero prot. RFI-SVS.RS\A0011\P\2023\0000398 del 15/05/2023, accettato dall’Ateneo in data 03.07.2023 vista la positiva delibera del Consiglio di Dipartimento di Ingegneria Elettrica, Elettronica e Informatica del 12 giugno 2023, nell’ambito dell’Accordo Quadro dei “Sistemi Embedded per applicazioni ferroviarie” tramite Rubrica DAC n. 201/2021– CIG: 8274991299”, da svolgersi presso il Dipartimento di Ingegneria Elettrica, Elettronica e Informatica;

Posizione	ID risposta	Punteggio complessivo
1	6	88/100
2	12	88/100
3	8	88/100
4	11	88/100
5	10	87/100
6	7	86/100
7	15	85/100
8	14	85/100
9	17	79/100

**Art. 2** – Sono dichiarati vincitori del concorso i seguenti candidati collocati utilmente nella graduatoria di merito degli idonei, con diritto alla borsa di studio di cui all’art.1, a condizione che il loro reddito personale complessivo annuo lordo, riferito all’anno di effettivo godimento della borsa, non sia superiore a euro 7.746,85:

Posizione	ID risposta	Punteggio complessivo
1	6	88/100
2	12	88/100
3	8	88/100
4	11	88/100
5	10	87/100
6	7	86/100
7	15	85/100
8	14	85/100



UNIVERSITÀ  
degli STUDI  
di CATANIA



Ministero dell'Università e della Ricerca

**Art. 3** - L'importo della borsa è pari ad euro 4.000,00 (euro quattromila/00) e verrà erogato in un'unica rata posticipata. Il pagamento relativo alla borsa sarà effettuato previa attestazione del Responsabile scientifico della ricerca.

Ai pagamenti provvederanno i competenti Uffici dell'Amministrazione Centrale.

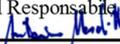
Catania, 10/12/2024

	UNIVERSITÀ DEGLI STUDI DI CATANIA Protocollo Generale
10/12/2024	
Prot. .... 386298 .....	Tit. III Cl. 12
Rep. Decreti .....	5444

Per il Rettore  
Il Delegato alla Ricerca  
Prof. Salvatore Baglio

Salvatore  
Baglio  
10.12.2024  
12:22:49  
GMT+02:00



	UNIVERSITÀ DEGLI STUDI DI CATANIA Protocollo Generale - Albo Ufficiale
Albo n. 2137 .....	Prot. 386345 .....
Il presente documento è stato affisso all'Albo Ufficiale d'Ateneo dal 10/12/24 al 10/01/25 .....	
Il Responsabile 	

TNP/EC