



UNIVERSITÀ  
degli STUDI  
di CATANIA



Ministero dell'Università e della Ricerca

## IL RETTORE

- Visto il vigente Statuto d'Ateneo;
- vista la legge n. 398 del 30 novembre 1989 concernente norme in materia di borse di studio universitarie;
- vista la legge n. 210 del 3 luglio 1998, ed in particolare l'art. 4, comma 3, in cui è disposto che alle borse di studio conferite dalle Università per attività di ricerca post laurea si applicano le disposizioni di cui all'articolo 6, commi 6 e 7, della legge n.398 del 30 novembre 1989;
- visto l'art. 47 del TUIR e l'art. 4 della legge n.476 del 13.8.84;
- visto l'art. 2 del decreto interministeriale del 13.04.1990;
- vista la legge n. 240 del 30 dicembre 2010 e successive modifiche ed integrazioni;
- visti i D.R. n. 4316 del 11.10.2011 e n. 4858 del 12.12.2012 con i quali è stato emanato e successivamente modificato il regolamento per il conferimento delle borse di studio, ai sensi della legge 240 del 30.12.2010 e successive modifiche ed integrazioni;
- visto il bando di concorso emanato con D.R. n. 4157, registrato in data 17.11.2022, per il conferimento di due borse di studio ciascuna della durata di 4 mesi e dell'importo di euro 4.000,00 (euro quattromila/00), per studenti dell'Università degli Studi di Catania iscritti al corso di laurea magistrale in Ingegneria Informatica (LM-32) oppure in Automation Engineering and Control of Complex Systems (LM-25), interessati a partecipare all'attività nell'ambito della tematica *Studio, implementazione e valutazione di soluzioni per l'integrazione di stack protocollari su piattaforme embedded con sistemi operativi real-time per applicazioni ferroviarie*, relativa al progetto di ricerca "Specificazione, progettazione e realizzazione di componenti HW e SW per Sistemi Embedded" con riferimento a Specifica Tecnica RFI "Fornitura di uno stack protocollare TCP/IP per architetture ARM e realizzazione di driver e di un'ambiente di test per architetture Intel x86/64" nell'ambito dell'Accordo Quadro dei "Sistemi Embedded per applicazioni ferroviarie" tramite Rubrica DAC n. 201/2021– CIG: 8274991299", da svolgersi presso il Dipartimento di Ingegneria Elettrica, Elettronica e Informatica;
- visto il D.R. n. 489, registrato in data 07.02.2023, con cui sono stati dichiarati vincitori di due borse di studio per ricerca i candidati con ID risposta n. 9 e ID risposta n. 8;
- considerato che il Consiglio del Dipartimento di Ingegneria Elettrica, Elettronica e Informatica, nell'adunanza del 12.04.2023, prot. n. 137320 del 05.05.2023, si è pronunciato favorevolmente per il rinnovo delle due borse di studio per ricerca di che trattasi;
- accertata la copertura finanziaria da parte della struttura proponente, giusta nota istruttoria n. 142 del 04.05.2023, prot. 137320 del 05.05.2023;
- visto il decreto del Ministero dell'Istruzione, dell'Università e della Ricerca n. 800 del 19.09.2019, assunto al protocollo di Ateneo n. 13798 in pari data, con il quale il Prof. Francesco Priolo è stato nominato Rettore dell'Università degli Studi di Catania per sei anni a decorrere dalla data dello stesso decreto;
- visto il D.D. n. 5 del 07.01.2020;

## DECRETA

**Art.1** – Per i motivi indicati nelle superiori premesse, ai candidati con ID risposta n. 9 e ID risposta n. 8, sono rinnovate, per la durata di ulteriori quattro mesi, le borse di studio della durata di quattro mesi e dell'importo di euro 4.000,00 (euro quattromila/00) ciascuna, per studenti dell'Università degli Studi di Catania iscritti al corso di laurea magistrale in Ingegneria Informatica (LM-32) oppure in Automation



UNIVERSITÀ  
degli STUDI  
di CATANIA



Ministero dell'Università e della Ricerca


Engineering and Control of Complex Systems (LM-25), interessati a partecipare all'attività nell'ambito della tematica *Studio, implementazione e valutazione di soluzioni per l'integrazione di stack protocollari su piattaforme embedded con sistemi operativi real-time per applicazioni ferroviarie*, relativa al progetto di ricerca "Specificazione, progettazione e realizzazione di componenti HW e SW per Sistemi Embedded" con riferimento a Specifica Tecnica RFI "Fornitura di uno stack protocollare TCP/IP per architetture ARM e realizzazione di driver e di un'ambiente di test per architetture Intel x86/64" nell'ambito dell'Accordo Quadro dei "Sistemi Embedded per applicazioni ferroviarie" tramite Rubrica DAC n. 201/2021- CIG: 8274991299", da svolgersi presso il Dipartimento di Ingegneria Elettrica, Elettronica e Informatica.



**Art.2** L'importo della borsa è pari ad euro 4.000,00 (euro quattromila/00) e verrà erogato in un'unica rata posticipata. Il pagamento relativo alla borsa sarà effettuato previa attestazione del Responsabile scientifico della ricerca.

Al pagamento provvederanno i competenti Uffici dell'Amministrazione centrale.

Catania, 25/05/2023

Prof. Francesco Priolo

	UNIVERSITÀ DEGLI STUDI DI CATANIA Protocollo Generale
25/05/2023	
Prot. .... 147276 ..... Tit. III Cl. .... 12	
Rep. Decreti ..... 2117 .....	

	UNIVERSITÀ DEGLI STUDI DI CATANIA Protocollo Generale - Albo Ufficiale
Albo n. .... 853 ..... Prot. 147743 .....	
Il presente documento è stato affisso all'Albo Ufficiale d'Ateneo dal 26/05/2023 ..... al 26/06/2023 .....	
Il Responsabile 	

TNP/IZ